

平成22年度 卒論・修論中間発表

日時 2010年11月24日(水) 会場 太田キャンパス 研修室4

発表時間 学部12分(発表9分 質疑3分) 修士15分(発表12分 質疑3分)

魏研	学年	時間	発表者	タイトル
	B4	9:30 - 9:42	藍澤 桂太	FPGAを用いたLED表示器上の球効果
		9:42 - 9:54	新井 聖哉	剰余数-2進数変換アルゴリズムの研究
		9:54 - 10:06	栗原 宏和	FPGAボードによる電気自動車モータ制御システムの研究
		10:06 - 10:18	永島 龍之介	FPGAによるRSA暗号処理回路の実装
		10:18 - 10:30	和久田浩太郎	多項式のゲイン表現を用いた音響信号レベル圧縮回路の設計
		10:30 - 10:42	佐久間賢人	Euclidの互除法に基づく剰余除算回路の設計
	M2	10:42 - 10:57	陳睿	最小SD数表現を用いた剰余演算とFIRフィルター回路への応用
		10:57 - 11:12	宮下 達也	多項式のゲイン表現による音響信号レベル圧縮特性の研究
休憩 11:12 - 11:22				
浅香研	学年	時間	発表者	タイトル
	B4	11:22 - 11:34	伊藤豊和	レイトレーシング法を用いた基地局自動配置
		11:34 - 11:46	井上太貴	進化グラフ上での協調の進化
		11:46 - 11:58	前澤昌志	CAを用いた歩行者非難シミュレーションの研究
		11:58 - 12:10	本山紀平	L-systemを用いた人工植物の共進化
	M2	12:10 - 12:25	金井浩一	セル・オートマトンを用いた交通流の解析
		12:25 - 12:40	駒沢悠二	次世代IPアドレス空間におけるワーム拡散プロセス
休憩 12:40 - 13:20				
白石研	学年	時間	発表者	タイトル
	B4	13:20 - 13:32	穴澤友理恵	GPGPUを用いたH.264/AVGの圧縮符号化アルゴリズムの高速化
		13:32 - 13:44	生沼智	LEGO Mindstorms NXTの制御におけるシミュレーションと実機動作の再現性
		13:44 - 13:56	後閑亮	MBDにおけるUMLモデルからSimulinkモデルへの変換ルールの検討
		13:56 - 14:08	坂和健太	カオス解析に基づく人の音声によるストレスの推定
		14:08 - 14:20	青木淳二	ADCL (Adiabatic Dynamic CMOS Logic) 回路試作チップの評価
		14:20 - 14:32	山菅昇一	
	M2	14:32 - 14:47	安西俊哉	マイクロEV用駆動・電装システムのMBD組込みシステムモデリング手法
		14:47 - 15:02	岡田佑太	MBDによるラピッドプロトタイピングを用いたマイクロEVの車両制御ECUの提案
		15:02 - 15:17	VU THANH TUNG	インバータ電源を対象とした組込みソフト開発支援手法
		15:17 - 15:57	周堯	地滑り予測に対する学習アルゴリズム (SimE-ANN) の適用
		15:57 - 16:12	蘭炎琳	Wavelet変換による脈波解析の可視化の検討
		16:12 - 16:27	張京寧	GPGPUを用いたWavelet変換アルゴリズムの高速化
		16:27 - 16:42	于菲	地滑り予測に対する学習アルゴリズム (GA-ANN) の適用